

# Теория и практика многопоточного программирования

---

ЛЕКЦИЯ 3. ПОСЛЕДОВАТЕЛЬНОСТЬ  
ИСПОЛНЕНИЯ. УПОРЯДОЧЕННОСТЬ И  
АТОМАРНОСТЬ

# В прошлый раз...

---

- Архитектура компьютеров с общей памятью
  - Архитектура фон Неймана
- Способы решения и создания проблем в «узких местах»
  - Шина
  - Кэш
  - Многоядерность и NUMA
  - Многопоточность и Hyper Threading

# Темы лекции

---

Процессы и потоки

Инструкции x86

Видимость результатов

Модель упорядоченности доступа к памяти

Атомарность и атомарные примитивы

# Процессы и потоки

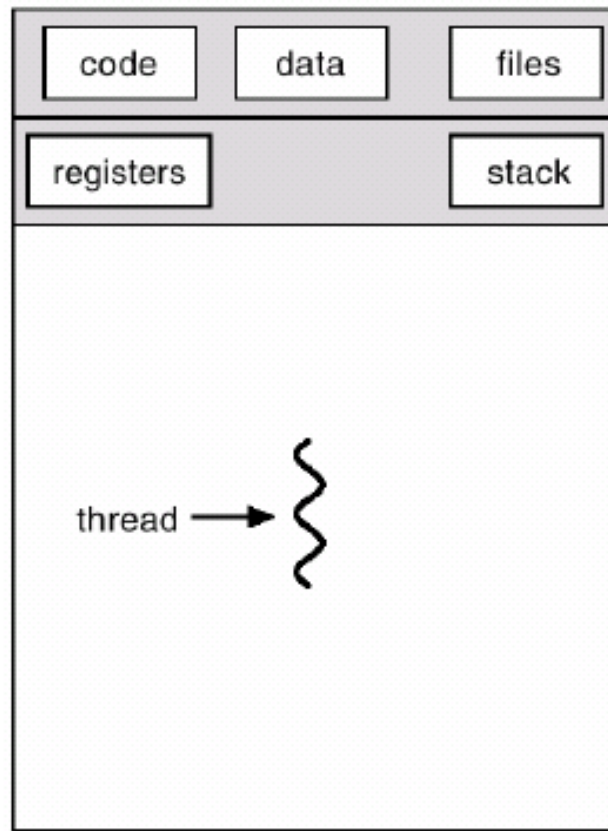
---

**Процесс (process)** – это объект операционной системы, экземпляр исполняющейся компьютерной программы. **Программа (program)** – это статичный **набор инструкций** (например, на диске), в то время как процесс – это инструкции в момент исполнения. Процесс обладает дополнительными свойствами (*приоритет, потоки ввода-вывода, область памяти и т.п.*).

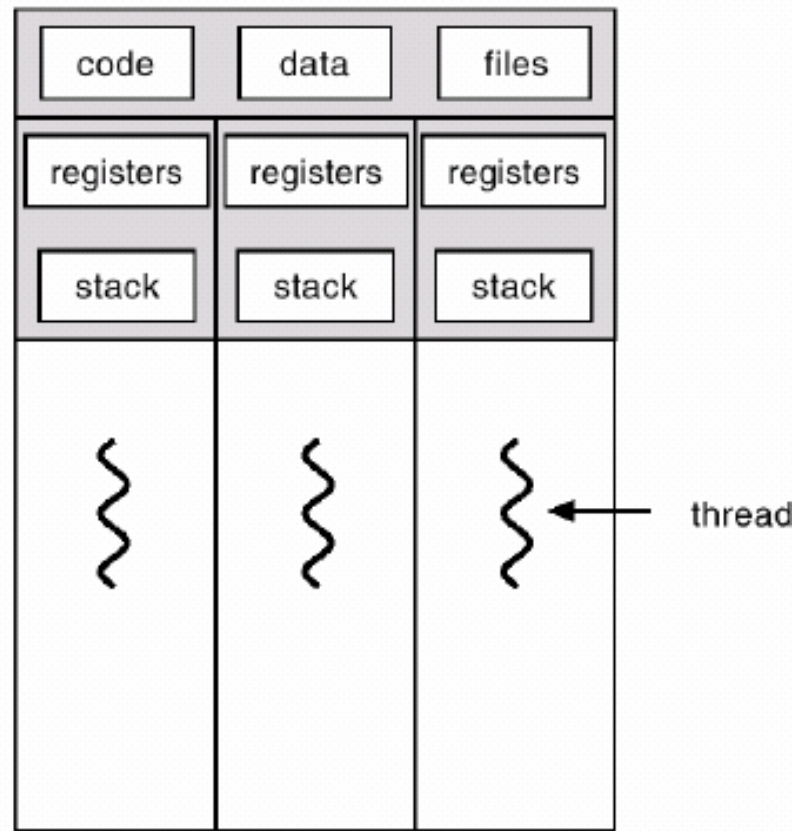
Инструкции в рамках процесса могут исполняться в несколько потоков (threads). «Рамки» процесса – это память и другие ресурсы.

**Поток, нить** (иногда – легковесный процесс) – объект, представляющий собой **последовательность** инструкций во время исполнения (часто – некоторой функции или метода). Обладает дополнительными свойствами (состояние регистров).

# Процессы и потоки



single-threaded



multithreaded



# Команды x86/x64

---

Многие операции с памятью **неатомарны** и проходят через регистры

**Атомарные операции** — операции, выполняющиеся как единое целое либо не выполняющиеся вовсе.

Наблюдать результаты работы инструкции можно только выполняя другие инструкции, т.е. результат неизвестен до выполнения другой инструкции

# Примеры атомарных операций

---

## Чтение и запись

- **mov** to{reg|addr}, from{reg|addr}
- ~~mov addr, addr~~
- **xchg** {reg|addr}, {reg|addr}
- **xadd a, b**

## Сравнить-и-поменять-местами (compare-and-swap)

- **cmpxchg** destrAddr, srcAddr



# Пример

---

```
void spin_lock(int volatile *p)
{
    while(!__sync_bool_compare_and_swap(p, 0, 1))
    {
        while(*p) _mm_pause();
    }
}

void spin_unlock(int volatile *p)
{
    asm volatile (""); // acts as a memory barrier.
    *p = 0;
}
```

# Порядок выполнения

---

Оператор != Инструкция

Порядок инструкций может не соответствовать ожиданию, и управляется платформой и компилятором:

- Можно переставить [5] и [6]
- Нельзя переставить [2] и [3]

Промежуточное значение оператора может быть ненаблюдаемо (если [5] в регистре)

```
...  
1 int a=2,b;  
2 a++;  
3 b = a+1;  
...  
4 int a=1,b=2;  
5 a++;           // a == 2  
6 b++;           // b == 3  
7 a += b;        // a == 5  
...
```

# Попробуем заставить

---

Ключи и директивы компилятора  
(-O0) и #pragma optimize

Директива `volatile` – запрет на оптимизация доступа к этой области памяти... В пределах «наблюдаемого поведения»

- `volatile char A[N]` vs `volatile char *A;`

Барьеры памяти (memory fence, memory barrier):

- Полный (**Full**) = A + R
- **Acquire** – все RW после барьера не попадут до него (VR)
- **Release** – все RW до барьера не попадут после него (VW)

Упорядоченность не помогает синхронизации.

Синхронизации помогают примитивы синхронизации.

# Атомарность

---

Ключевое понятие – **видимость** (результата)

Условия атомарности:

**Невидимость** - до момента завершения всех операций никто в системе (никакой процесс) не может наблюдать факт произведения изменений

**Восстановимость** - если операция по какой-либо причине не завершилась успешно, то состояние системы должно быть полностью восстановлено к моменту до начала работы атомарной операции

# Выводы

---

Существуют понятия «**атомарность**», «**видимость результата**», «**упорядоченность**». Понятия атомарности и упорядоченности независимы.

Кроме программиста на **порядок выполнения** программы влияют компилятор и платформа. Отсюда проблема переносимости кода.

На любой платформе есть **атомарные примитивы**, на основе которых строится синхронизация